(19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平9-214276

(43)公開日 平成9年(1997)8月15日

(51) Int.Cl.8

識別記号

庁内整理番号

FΙ

技術表示簡所

HO3H 7/09

7/06

H03H 7/09

7/06

審査請求 未請求 請求項の数6 OL (全 7 頁)

(21)出願番号

**特顯平8-18723** 

(22)出願日

平成8年(1996)2月5日

特許法第30条第1項適用申請有り 平成7年8月5日 発行の「電磁環境工学情報第8巻第4号」に発表 (71)出顧人 000221937

東北リコー株式会社

宫城県柴田郡柴田町大字中名生字神明堂3

番地の1

(71)出頭人 595146024

伊藤 健一

神奈川県横浜市神奈川区沢渡45-1 イト

ケン研究所内

(72)発明者 伊藤 健一

神奈川県横浜市神奈川区沢渡45番地の1

イトケン研究所内

(74)代理人 弁理士 大澤 敬

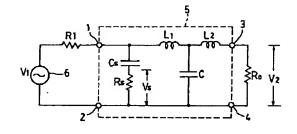
最終頁に続く

#### (54) 【発明の名称】 ノイズフィルタ

# (57)【要約】

【課題】 通過させない周波数の高いノイズ成分のエネルギーを吸収して、新たなノイズ発生源となる反射波や 定在波等を発生させないようにする。

【解決手段】 複数のリアクタンス素子であるコイルL1、L2 およびコンデンサCからなり、入力信号の低い 周波数成分は通過させ、高い周波数成分であるノイズは 通過させないようにしたノイズフィルタにおいて、その入力端子1、2間にコンデンサCsと抵抗Rsの直列回路を接続して、通過させないノイズ成分のエネルギーをその抵抗Rsで吸収して熱エネルギーに変え、消耗させる。ノイズフィルタを構成するコンデンサC等に直列にノイズ吸収用の抵抗Rsを接続してもよい。



#### 【特許請求の範囲】

【請求項1】 複数のリアクタンス素子からなり、入力 信号の低い周波数成分は通過させ、高い周波数成分であ るノイズは通過させないようにしたノイズフィルタにお いて、

1

前記高い周波数成分のエネルギーを吸収するためのコン デンサと抵抗の直列回路を設けたことを特徴とするノイ ズフィルタ。

【請求項2】 請求項1記載のノイズフィルタが、2個 ノイズフィルタであって、その入力端子間に前記コンデ ンサと抵抗の直列回路を接続したことを特徴とするノイ ズフィルタ。

【請求項3】 複数のリアクタンス素子からなり、入力 信号の低い周波数成分は通過させ、高い周波数成分であ るノイズは通過させないようにしたノイズフィルタにお いて、

前記複数のリアクタンス素子のうちの少なくとも容量性 リアクタンス素子の一部あるいは全てに直列に、前記髙 い周波数成分のエネルギーを吸収するための抵抗を接続 20 ズ発生源となるという問題があった。 したことを特徴とするノイズフィルタ。

【請求項4】 請求項3記載のノイズフィルタが、1個 のコイルと2個のコンデンサをπ字状に接続したπ型の ノイズフィルタであって、前記2個のコンデンサのうち の少なくとも入力側のコンデンサに直列に前記抵抗を接 続したことを特徴とするノイズフィルタ。

【請求項5】 請求項1乃至4のいずれか1項に記載の ノイズフィルタにおいて、前記抵抗を可変抵抗にしたと とを特徴とするノイズフィルタ。

【請求項6】 請求項1乃至5のいずれか1項に記載の 30 ノイズフィルタにおいて、前記抵抗を外付けとするため の接続端子をケースの外部に設けたことを特徴とするノ イズフィルタ。

### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】との発明は、各種電子機器の 交流電源の入力回路等に使用されるノイズフィルタ、す なわちローパスフィルタに関する。

[0002]

【従来の技術】ノイズフィルタは、複数のリアクタンス 40 素子(誘導性リアクタンス素子であるコイル及び容量性 リアクタンス素子であるコンデンサ)からなり、入力信 号の低い周波数成分は通過させ、髙い周波数成分である ノイズは通過させないようにしたローパスフィルタ回路 であり、その代表的なものとして、図10に示すような 2種類の回路がある。

【0003】図10の(a)はT型のノイズフィルタ で、入力端子1,2と出力端子3,4の間に、2個のコ イルL1, L2と1個のコンデンサCを図示のようにT 字状に接続したものであり、破線で示す5はケースであ 50

る。図10の(b)はπ型のノイズフィルタで、入力端 子1,2と出力端子3,4の間に、1個のコイルしと2 個のコンデンサC1、C2を図示のようにπ字状に接続 したものであり、破線で示す5はケースである。

【0004】このような従来のノイズフィルタは、リア クタンス素子すなわちコンデンサとコイル(インダク タ)のみで構成され、その周波数特性のみに主眼がおか れており、その周波数特性により信号成分を通過させて ノイズ成分を除去するものであった。ここで、純リアク のコイルと1個のコンデンサをT字状に接続したT型の 10 タンスとは、抵抗成分がないためエネルギーは消耗され ない。したがって、入力端子から入って通過できない成 分は、行き先がないためエネルギーを消耗せずに入力端 子のところへ戻ってきてしまうのである。

[0005]

【発明が解決しようとする課題】そのため、とのような 従来のノイズフイルタでは、通過帯域以外では急激にイ ンピーダンスが変化して大きなミスマッチングを生ずる ため、通過及び漏洩を阻止された高調波成分はその行き 所を失い、反射されて定在波を生ずるなど、新たなノイ

【0006】近年、ノイズ発生源となるディジタル回路 やスイッチング電源は一層高周波化が進み、電磁波障害 (EMI)の問題がクローズアップされているが、ノイ ズ低減のために回路にノイズフィルタを入れても殆ど効 果がない場合や、単にノイズの周波数が移動するだけの もぐら叩き現象などは、従来のノイズフィルタが上述の ように、目的の周波数以外は考慮されず、ノイズ吸収性 がない欠点のためと考えられる。

【0007】との問題は、電力を扱うスイッチング電源 では一層顕著であり、ノイズフィルタの入力端で反射さ れた信号は、高調波成分といえどもかなりのエネルギー を持っているため、完全にEMI対策ができない状況で ある。

【0008】この発明は、このような従来のノイズフィ ルタの問題点に鑑みてなされたものであり、ノイズフィ ルタの使用により新たなノイズ発生源となる反射波や定 在波等を発生させない、ノイズ吸収性を持つノイズフィ ルタを提供することを目的とする。

[0009]

【課題を解決するための手段】との発明は上記の目的を 達成するため、複数のリアクタンス素子からなり、入力 信号の低い周波数成分は通過させ、高い周波数成分であ るノイズは通過させないようにしたノイズフィルタにお いて、高い周波数成分(ノイズ成分)のエネルギーを吸 収するためのコンデンサと抵抗の直列回路を設けたもの である。そのノイズフィルタが、2個のコイルと1個の コンデンサをT字状に接続したT型のノイズフィルタで ある場合には、その入力端子間に上記コンデンサと抵抗 の直列回路を接続するとよい。

【0010】あるいは、ノイズフィルタを構成する複数

のリアクタンス素子のうちの、少なくとも容量性リアク タンス素子の一部あるいは全てに直列に、高い周波数成 分のエネルギーを吸収するための抵抗を接続してもよ い。そのノイズフィルタが、1個のコイルと2個のコン デンサをπ字状に接続したπ型のノイズフィルタである 場合には、その2個のコンデンサのうちの少なくとも入 力側のコンデンサに直列に上記抵抗を接続するとよい。 【0011】 これらのノイズフィルタにおいて、上記抵 抗を可変抵抗にして、ノイズの発生状況に応じて最もノ よい。あるいは、上記抵抗を外付けとするための接続端 子をケースの外部に設け、ノイズ成分に応じて最適な抵 抗を接続できるようにしてもよい。

[0012]

【発明の実施の形態】以下、この発明の実施例を図面を 参照して具体的に説明する。図1は、T型ノイズフィル タにとの発明を実施した一実施形態を示す回路図であ り、ケース5内に、リアクタンス素子である2個のコイ ルL1、L2と1個のコンデンサCをT字状に接続し て、T型のノイズフィルタ (ローパスフィルタ) を構成 20 している。そして、その入力端子1,2間に、このノイ\*

\* ズフィルタを通過させない高い周波数成分(ノイズ成 分)のエネルギーを吸収するためのコンデンサC s と抵 抗Rsの直列回路(スナバー回路とも称される)を接続 したものである。

【0013】とのノイズフィルタの入力端子1,2間に 図示のように交流信号源6を入力抵抗R1を介して接続 し、出力端子3,4間に負荷抵抗R0を接続した場合の 特性と、図10の(a)に示したT型のノイズフィルタ に同じ交流信号源6と入力抵抗R1及び負荷抵抗Rsを イズ抑制効果が大きい抵抗値に設定できるようにすると 10 接続した場合(従来例)の特性とを、図3及び図4に示 す。図3は入力信号の周波数に対する出力特性、図4は 入力信号の周波数に対する入力インピーダンス特性をそ れぞれ示す線図であり、いずれも実線Tは従来例の場 合、一点鎖線Tsはこの発明による図1の場合である。 【0014】図1において、交流信号源6の出力電圧を V1、出力端子3,4間に発生する電圧をV2、ノイズ 吸収用の抵抗Rsの両端に発生する電圧をVsとして、 交流理論だけを使って計算すると、次の数1が成り立

> [0015] 【数1】

 $V2/V1 = R0 (1 + j\omega CsRs) / (P + jQ)$ 

 $V s/V l = C s R s [\omega'CLlL2-\omega'(Ll+L2)]$ 

 $+j\omega R0 (1-\omega^2 CL1)]/(P+jQ)$ 

 $P = R0 + R1 - \omega^{2} \left( L1Cs \left( R1 + Rs \right) \right)$ 

+ROC(L1+R1R2Cs)

+L2C(R1+R2)+L2CR1

 $+\omega^{\dagger}L2CsL1C(R1+Rs)$ 

 $Q/\omega = (L1+L2) + Cs (R0R1+R0Rs+R1Rs)$ 

+CROR1-w'CsC (L1ROR1+L1RORs

 $+L2R1Rs)-\omega^{2}CL1L2$ 

【0016】この数1におけるL1、L2はコイルL 1, L207Csの容量、R1, R0, Rsは抵抗R1, R0, Rs の抵抗値、 $\omega$ は電圧Vの周波数をfとすると $2\pi f$ であ る。これらの式を参考にしながら、L1=L2=150 n II, C = C s = 100 p F, R 1 = R 0 = R s = 50Q として、CADの助けを借りて図1のノイズフィル タの出力特性を求めたのが図3に一点鎖線Tsで示す曲 線である。との図から判るように、実線Tで示す従来の 40 T型ノイズフィルタの場合の出力特性と大きな差違はな く、60~100MHzの帯域での傾斜も18dB/o c tで従来と同じである。

【0017】一方、図1の入力端子1、2から見た入力 インピーダンス Z=R+jX の絶対値、すなわち抵 抗分をR、リアクタンス分をXとしたとき、次の数2で 求められる | Z | の特性を示した図4の一点鎖線Ts は、従来例の特性を示す実線Tと大きく相違する。従来 の特性では、入力信号の周波数がカットオフ周波数を超 えると入力インピーダンスが急激に大きくなる。これは 50 を効果的に抑制することができる。さらに、抵抗Rsを

抵抗分が0に近くなり、リアクタンス分が急増する(無 限大に至る) ためである。

[0018]

【数2】

 $|Z| = \sqrt{R^2 + X^2}$ 

【0019】そのため、従来のT型ノイズフィルタで は、高い周波数になるにしたがって、入力インピーダン スが次第に純リアクタンスとなっていき、そのためにエ ネルギーを吸収できなくなり、全部反射されてしまって いた。これに対して、一点鎖線Tsで示すこの発明によ るノイズフィルタの特性は、通過帯域外でもそれ程大き な変化にはならず、通過帯域内のインピーダンスに収束 している。したがって、通過帯域外の高調波(ノイズ) 成分も反射されることなく、図1のコンデンサCsと抵 抗Rsの直列回路に流れ、そのエネルギーが抵抗Rsに 吸収されて熱エネルギーに変化され、消耗される。

【0020】そのため、ノイズフィルタが新たなノイズ 発生源になるようなことなく、入力信号中のノイズ成分

図1に破線で示すように可変抵抗にすれば、ノイズの発 生状況に応じて最もノイズ抑制効果が大きい抵抗値に設 定(調整)することができる。

【0021】図2は、π型ノイズフィルタにこの発明を 実施した一実施形態を示す回路図である。ケース5内 に、リアクタンス素子である1個のコイルしと2個のコ ンデンサC1, C2をπ字状に接続して、π型のノイズ フィルタ(ローパスフィルタ)を構成している。そし て、その2個のコンデンサC1、C2のうちの入力側の コンデンサC1に直列に、ノイズ吸収用の抵抗Rsを接 10 続したものである。

【0022】そして、前述の場合と同様に、このノイズ フィルタの入力端子1,2間に図示のように交流信号源\* \*6を入力抵抗R1を介して接続し、出力端子3,4間に 負荷抵抗ROを接続した場合の特性を、図10の(b) に示したπ型ノイズフィルタに同じ交流信号源6と入力 抵抗R1及び負荷抵抗R0を接続した場合(従来例)の 特性とを、図5及び図6に示す。図5は入力信号の周波 数に対する出力特性、図6は入力信号の周波数に対する 入力インピーダンス特性をそれぞれ示す線図であり、い ずれも実線πは従来例の場合、一点鎖線π s はこの発明 による図2の場合である。

【0023】図2において、図1の場合と同じ条件で交 流理論だけを使って計算すると、次の数3が成り立つ。

[0024]

【数3】

 $V2/V1 = R0 (1 + j\omega C1Rs) / (P + jQ)$ 

 $V s / V l = R s C l \{-\omega' L + j \omega (R 0 - \omega' L R 0 C 2)\}$ 

/(P+jQ)

 $P=R0+R1-\omega^2$  (ROC2 (L+R1RsC1)

+LC1(Rs+R1)

 $Q = \omega (ROC1 (R1 + Rs) + C2ROR1 + L + R1RsC1$ 

 $-\omega^2 ROC1C2L(R1+Rs)$ 

【0025】 これらの式を用いて、L=150nH, C 1 = C2 = 100 pF,  $R1 = R0 = Rs = 50 \Omega$   $\geq$ して、CADの助けを借りて図2のノイズフィルタの出 力特性を求めたのが図5に一点鎖線π s で示す曲線であ る。との図から判るように、カットオフ周波数帯域の傾 斜が、実線πで示す従来のT型ノイズフィルタの場合は 18dB/octであるのに対し、12dB/octと なって、そのカットオフ特性が若干劣化する。

【0026】しかし、図2の入力端子1、2から見た入 カインピーダンス絶対値は、図6に示すように、実線で 30 示す従来のπ型ノイズフィルタの場合に比べて、1点鎖 線π s で示すこの発明による図2のノイズフィルタの場 合の方が変化が少なく、通過帯域外でも入力インビーダ ンスが殆どゼロになるようなことはなく、通過帯域内と 同じインピーダンス(この例では50Ω)に収束する。し たがって、通過帯域外の高調波 (ノイズ) 成分も反射さ れることなく、図2のコンデンサC1と抵抗Rsの直列 回路に流れる際に、そのエネルギーが抵抗R s に吸収さ れて熱エネルギーに変化され、消耗される。

新たなノイズ発生源になるようなことなく、入力信号中 のノイズ成分を効果的に抑制することができる。この実 施形態では、特性は多少悪くなるが、高価なコイルが1 個で済み、ノイズ吸収用回路のコンデンサも、ノイズフ ィルタを構成するリアクタンス素子としてのコンデンサ を兼用するので、低コストで実施できる利点がある。さ らに、抵抗Rsを図2に破線で示すように可変抵抗にす れば、ノイズの発生状況に応じて最もノイズ抑制効果が 大きい抵抗値に設定(調整)することができる。

を示し、図7は図1に示したT型ノイズフィルタ、図8 は図2のに示したπ型ノイズフィルタにおける、それぞ れノイズ吸収用の抵抗Rsを外付けにしたものである。 すなわち、図7に示すノイズフィルタでは、ノイズを吸 収するためのコンデンサCsと抵抗Rsの直列回路のう ち、コンデンサCsのみをケース5内に設け、抵抗Rs を外付けするための接続端子7,8をケース5の外部に 設けており、その接続端子7,8に、ノイズの発生状況 に応じて最適な抵抗値の抵抗R s を接続する。

【0029】図8に示すノイズフィルタでは、π型ノイ ズフィルタを構成する入力側のコンデンサC1に直列 に、ノイズ吸収用の抵抗R sを外付けするための接続端 子7,8をケース5の外部に設けており、その接続端子 7,8に、ノイズの発生状況に応じて最適な抵抗値の抵 抗Rsを接続する。

【0030】図9は、この発明のさらに他の実施形態を 示す回路図である。(a)はπ型ノイズフィルタを構成 する2個のコンデンサC1、C2のコモンライン側を共 通接続し、その接続点aと、入力端子2と出力端子4を 【0027】そのため、この場合にもノイズフィルタが 40 結ぶコモンライン9との間に、ノイズ吸収用の抵抗Rs を介挿したものである。図9の(b)は、T型ノイズフ ィルタを構成するコンデンサCのコモンライン側と、コ モンライン9との間にノイズ吸収用の抵抗Rsを介挿し たものである。

> 【0031】とのように、ノイズフィルタを構成する複 数のリアクタンス素子のうちの少なくとも容量性リアク タンス素子であるコンデンサの一部あるいは全てに直列 に、高い周波数成分(ノイズ成分)のエネルギーを吸収 するための抵抗を接続するか、別にコンデンサとノイズ

【0028】図7及び図8は、この発明の他の実施形態 50 吸収用の抵抗の直列回路を接続すればよいが、さらに、

容量性リアクタンス素子であるコイルにも直列にノイズ 吸収用の抵抗を接続してもよい。

【0032】また、この発明は上述した各実施形態のように、T型あるいはπ型の1段のノイズフィルタ(ローパスフィルタ)だけでなく、それらを複数段組み合わせたノイズフィルタや、他の回路構成によるノイズフィルタにも同様に適用できることは勿論である。

### [0033]

【発明の効果】以上説明してきたように、この発明によるノイズフィルタは、入力信号中の通過帯域成分はロスなく通過させ、周波数の高いノイズ成分は通過させずに、そのエネルギーを抵抗によって吸収してしまうので、新たなノイズ発生源となる反射波や定在波等を発生させることがなく、ノイズ成分を確実に除去することができる。

# 【図面の簡単な説明】

【図1】T型ノイズフィルタにこの発明を実施した一実施形態を示す回路図である。

【図2】  $\pi$ 型ノイズフィルタにこの発明を実施した一実施形態を示す回路図である。

【図3】図1に示したノイズフィルタの出力特性を従来の図10の(a)に示すノイズフィルタの場合と比較して示す線図である。

【図4】図1に示したノイズフィルタの入力インビーダンス特性を従来の図10の(a)に示すノイズフィルタ\*

\*の場合と比較して示す線図である。

【図5】図2に示したノイズフィルタの出力特性を従来の図10の(b)に示すノイズフィルタの場合と比較して示す線図である。

【図6】図2に示したノイズフィルタの入力インピーダンス特性を従来の図10の(b)に示すノイズフィルタの場合と比較して示す線図である。

【図7】T型ノイズフィルタにこの発明を実施した他の 実施形態を示す回路図である。

るノイズフィルタは、入力信号中の通過帯域成分はロス 10 【図8】π型ノイズフィルタにこの発明を実施した他のなく通過させ、周波数の高いノイズ成分は通過させず 実施形態を示す回路図である。

【図9】 この発明のさらに他の実施形態を示す回路図である。

【図10】従来のT型及びπ型ノイズフィルタの基本構成を示す回路図である。

# 【符号の説明】

1,2:入力端子 3,4:出力端子 5:ケース

6:交流信号源 7,8:外付け抵抗端子

L, L1, L2: コイル (インダクタ, 誘導性リアクタ 20 ンス素子)

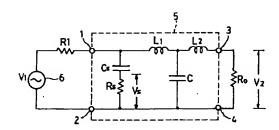
C, C1, C2: コンデンサ (容量性リアクタンス素子)

Cs:ノイズ吸収回路のコンデンサ

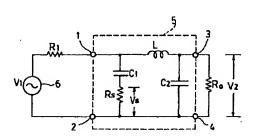
Rs: ノイズ吸収用の抵抗 R0: 負荷抵抗

R1:入力抵抗 V1:交流信号源の出力電圧

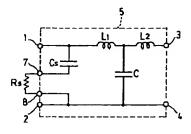
[図1]



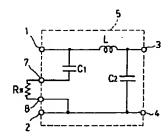
【図2】

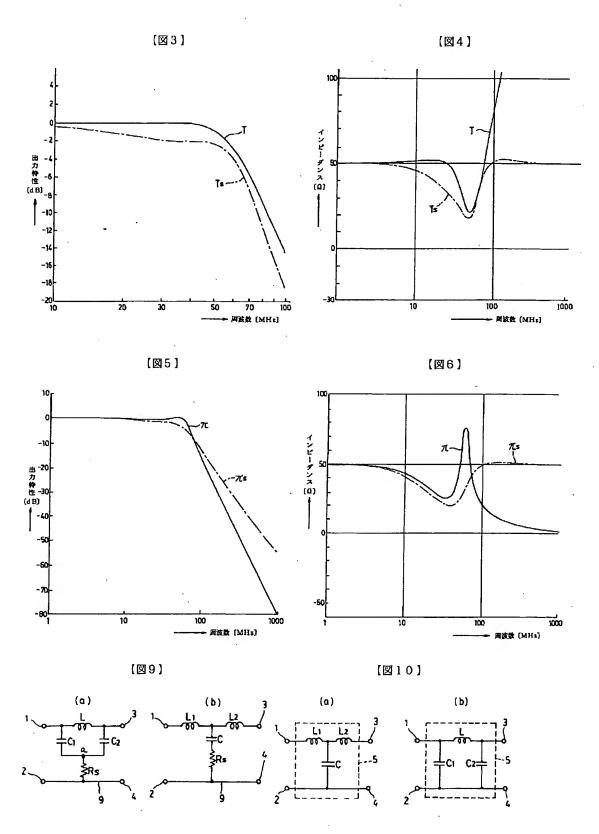


【図7】



【図8】





フロントページの続き

(72)発明者 大内 二郎 宮城県柴田郡柴田町大字中名生字神明堂3 番地の1 東北リコー株式会社内